## CONTROL OF CHARACTERISTICS OF SEMICONDUCTOR MATERIAL

Publication number: JP61220339

Publication date: 1986-09-30

Inventor: MADA YOICHI; WADA KAZUMI; INOUE NAOHISA

Applicant: NIPPON TELEGRAPH & TELEPHONE

Classification:

- international: H01L21/324; H01L21/268; H01L21/322; H01L21/02;

(IPC1-7): H01L21/268

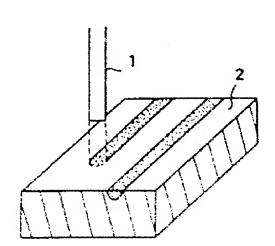
- European: H01L21/322B

Application number: JP19850061693 19850326 Priority number(s): JP19850061693 19850326

Report a data error here

## Abstract of JP61220339

PURPOSE:To control space distribution of specific resistivity and conductive types by introducing an energy level created by a defect into a substrate crystal by local heat treatment. CONSTITUTION: A semiconductor substrate 2 is partially heated by a local heating source 1 such as a laser beam to create a defect in the heated region and the energy level created by the defect is introduced into the substrate crys tal. The silicon substrate is locally melted by the laser beam to create an oxy gen donor. The oxygen donor is one of the defects which form a donor potential in a band gap of silicon. A change of a specific resistivity is created by the defect. The specific resistivity is in inverse proportion to the donor concentra tion. As the concentration increases linearly in accordance with the increase of the laser power and the change of the oxygen donor concentration against the laser power is monotonous, it is easily controlled.



Data supplied from the esp@cenet database - Worldwide

⑩日本国特許庁(JP) ·

⑪特許出願公開

11/17

# ② 公開特許公報(A)

昭61-220339

@Int\_CI\_1

識別記号

庁内整理番号

④公開 昭和61年(1986)9月30日

H 01 L 21/322 21/268 6603-5F 6603-5F

審査請求 有 発明の数 1 (全4頁)

回発明の名称 半導体材料特性の制御方法

②特 頭 昭60-61693

実

武彦

**20出 願 昭60(1985)3月26日** 

**砂発明者 間田 洋** -

一 厚木市森の里若宮3番1号 日本電信電話公社厚木電気通

信研究所内

**砂発明者 和田 ー** 

厚木市森の里若宮3番1号 日本電信電話公社厚木電気通

信研究所内

**@発明者 井上 直久** 

厚木市森の里若宮3番1号 日本電信電話公社厚木電気通

信研究所内

**①出 頤 人 日本電信電話株式会社** 

弁理士 鈴江

東京都千代田区内幸町1丁目1番6号

外1名

1901-044-07US-HP 07.11.13

明 細 4

1. 発明の名称

①代 理

人

半導体材料特性の制御方法

### 2. 特許請求の範囲

- (1) 半導体のパンドヤャップ中にエネルや単位を形成する欠陥を、半導体基板の局所的熱処理で発生させ、その欠陥のエネルや単位に対応するドナあるいはアクセプタの復度の空間的分布を制御することを特徴とする半導体材料特性の制御方法。
- (2) 局所的熱処理を半導体基板の設解の起る 条件で行なう特許請求の範囲第 I 項配載の半導 体材料特性の制御方法。
- (3) 欠陥がシリコン結晶中の酸素ドナであり、かつ局所的熱処理をレーザ光により行なう特許 請求の範囲第2項配裁の半導体材料特性の制御 方法。
- 3. 発明の詳細な説明

(発明の技術分野)

本発明は半導体の比抵抗・伝導型を制御する

半導体材料特性の創御方法に関する。

[発明の技術的智景とその問題点]

半導体の基本特性である比抵抗・伝導型は、 ンドヤャップ内のエネルヤ単位により決定さ る。通常は、ドナ不純物(シリコンを例にと れはV族元素)あるいはアクセプタ不純物(同 じく皿族元素)の添加により発生するエネルギ 単位を利用して、比抵抗・伝導型の制御が行を われる。LSIに代表される半導体架子では、比 抵抗・伝導型を空間的に、精密に、制御できる ことが必要であり、案子作製技術には上記の不 純物を基板に精度よく、局所的に添加できると とが要求される。従来、基板に不純物を局所的 に添加することによりエネルや単位を導入する 方法として、拡散あるいはイオン打込が用いら れている。これらの方法は創御性は良いが、ウ エハ全体を高温で熱処理する工程を含むため材 料特性の劣化が生じる。局所的な不純物添加を 行なりための表面後覆漑の形成にホトリンを含 む複雑な工程を要する、大掛りな装置を必要と

するため処理コストが高くなる等の欠点がある。 上配の方法の欠点を除くため、エネルや単位 の導入にドナあるいはアクセプタ不純物を用い ずに、シリコン中の欠陥によるエネルや単位を **活用する次の二つの方法が提案されている。と** れちの方法では、シリコン中の敬素は単独では エネルヤ単位を形成しないが、450℃付近の 熱処理により複数個集合し結晶欠陥を形成する とドナ(散来ドナ)とたる性質を利用している。 第一の方法は、p型引上げ結晶中の酸素優度を 成長条件により周期的に変化させ、然る後に酸 素 ドナを発生させる 熱処理を施し、酸素濃度の 高い領域を「型、低い領域を「型に制御するも のである。この方法では、政策決定分布が結晶、 成長時の融体内での現象により支配されるため、 歳 余 ドナ 渡度 の空間的 分布の 制御性 が悪く、 敬 細な半導体素子の形成は出来をい。別の方法と して、シリコン基板へ酸素をイオン打込したの ち熱処理を行ない、イオン打込領域に酸果ドナ を発生させる方法が提案されている。との方法

すなわち、欠陥位置を占める不純物、または不純物、点欠陥の複合した欠陥(以下では両者を合わせて単に欠陥と呼ぶ)に起因するエネルや単位を、局所的な熟処理(融解を伴なり場合を含む)で基板結晶に導入することにより、その比抵抗・伝導型の空間的分布を制御する。

第1図は本発明による局所加熱なを用いた半 導体基板へのエネル中単位の導入を示す図であ る。レーザ光等の局所加熱は1で半導体基板 2 を部分的に加熱することにより、加熱領域に欠 陸を発生させ、そのエネル中単位を導入する。 以下、実施例に基づいて本発明を説明する。

第2回はレーザ光でシリコン薔板を局所的に 融解させることにより、シリコンのパンドヤャ ップ中にドナ単位を形成する欠陥の一つである 酸素ドナを発生させ、これによる比抵抗の変化 を広がり抵抗法で制定した例である。 薔板は比 抵抗 0.83 Ω・cmO a 型 C Z ウェハである。 レー ザ光原は彼長 0.53 μm の Nd:YAG レーザ 進倍光 で、照射条件はパルス周波数 4 kHz , 走査速度 では酸素ドナ酸度の空間的分布の制御性は良いが、大掛りなイオン打込装置を使用する点で従来の手法と相違がなくまた酸素のイオン打込量を増加すると熱処理により欠陥が発生するため、得られる最大ドナ酸度は 10<sup>15</sup>/cm² で低抵抗は得られない。

## 〔発明の目的〕

本発明は上記の事情に鑑みてなされたもので、 所謂ドナヤアクセプタ不納物を用いることなく 半導体の比抵抗・伝導型を局所的に制御できる 半導体材料特性の制御方法を提供することを目 的とする。

## 〔 発明の実施例〕

本発明では、正規の格子位置にあってはエネルや単位を形成しないかあるいは形成したくいが欠陥位置でエネルや単位を形成する不純物、もしくは単独ではエネルや単位を形成しないかあるいは形成しにくいが複合化し欠陥となることによって初めてエネルや単位を形成する不純物や点欠陥を、エネルや単位の導入に利用する。

10m/s.レーザパワーの3Wである。図よりレーザ光照射領域3では、比抵抗が0.09Q・cmに放少している。比抵抗とドナ濃度とは反比例関係にあるため、レーザ光照射によりドナ濃度が増加しているのがわかる。レーザ光照射により発生したドナが酸素ドナであることは、ドナが650℃の短時間熱処理により発生するという酸素ドナ 固有の熱的学動を示すことから容易に確認できる。

第3図は、上配の照射条件でレーザパワーを変えた場合の酸素ドナ機度とレーザパワーとの関係である。図より、酸素ドナはシリコンが酸解しはじめる0.14甲付近から発生し、レーザパワーの増加につれて健度が直線的に増加する。このように酸素ドナ機関のレーザパワーにたいする変化は単調であるため、その制御は容易である。レーザパワー0.30Ψでは酸素ドナ機度は1.15×10<sup>17</sup>/cm² を、先述した酸素のイオン打込によりえられるドナ機度の最大値 1.0×10<sup>15</sup>/cm²

## 特開昭61-220339 (3)

よりも2桁以上高く、本発明によれば低抵抗領域を形成することができる。以上は「型シリコン 芸板を用いた場合であるが、「型シリコン 芸板でも、また表面に窓化シリコン膜、酸化シリコン膜等の薄膜が有る場合でも同様のことができることが確かめられている。レーザ光の波長を変えてもまた電子ビーム加熱の場合にも同様の効果が得られる。

上配実施例は欠陥がシリコン中の酸案ドナの 場合であるが、冒頭に述べたようにシリコン中 のその他の例えばアクセプタ等の欠陥でもまた 他の半導体材料の欠陥であっても、パンドギャ ップ中にエネルギ単位を形成する欠陥であれば、 当然本手法が有効なことは言うまでもない。ま た実施例は融解を伴なう局所的熱処理の場合で あるが、融解を伴なわない場合でも本方法を同 様に適用しうる。

#### (発明の効果)

・以上述べたように本発明によれば、半導体基板に局所的熱処理を行なうだけで、欠陥のエネ

サペワー依存性を示す図である。

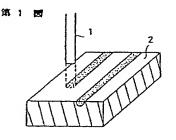
1 …局所加熱源、2 …半導体基板、3 … レー ザ光照射領域。

出願人代理人 弁理士 鉛 江 武 彦

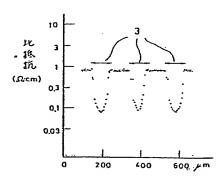
ルギ単位に起因するドナあるいはアクセナタ渡 医の空間的分布を制御できるため、ドナや加の をかれるであり、またいのであり、またいのであり、またいのであり、またいのであり、またいのであり、ないないのであり、ないないのである。 で、本発明には、からによりないないでは、のの をは、、質別にて述べたのはオンガく、 をはないの制御をはよりないいのがはないである。 で、ないの制御をはよるドナあるいいのでは、 ない、ないの制御をはよるドナあるいいのの をないる。本発明によるドナあるといいりのの をないないないののによったないのの をないないないないのの をないないないのの をないないないのの をないないないのの をないないないのの をないないないのの をないないないのの をないないないのの をないないないのの をないないないのの をないないないる。

#### 4. 図面の簡単な説明

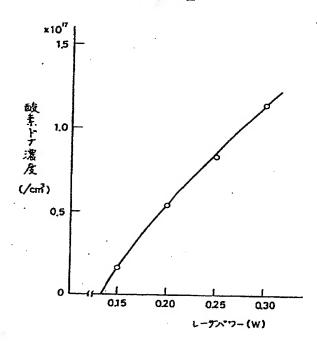
第1図は本発明による局所加熱源を用いた半 等体基板へのエネルギ単位の導入を説明するた めの構成図、第2図は本発明の奥施例によるレ ーザ光照射で発生した酸素ドナによる比抵抗変 化の広がり抵抗法による別定例を示す図、第3 図は本発明の奥施例による酸素ドナ濃度のレー



第 2 図







JP361220339A

DOCUMENT-IDENTIFIER:

TITLE:

JP 61220339 A CONTROL OF CHARACTERISTICS OF SEMICONDUCTOR MATERIAL

PUBN-DATE:

September 30, 1986

INVENTOR-INFORMATION: NAME MADA, YOICHI WADA, KAZUMI INOUE, NAOHISA

ASSIGNEE-INFORMATION:

NAME

COUNTRY

NIPPON TELEGR & TELEPH CORP <NTT>

APPL-NO:

JP60061693

APPL-DATE:

March 26, 1985

INT-CL (IPC): H01L021/322, H01L021/268 US-CL-CURRENT: 257/E21.318, 438/FOR.333

### ABSTRACT:

PURPOSE: To control space distribution of specific resistivity and conductive types by introducing an energy level created by a defect into a substrate crystal by local heat treatment.

CONSTITUTION: A semiconductor substrate 2 is partially heated by a local constitution: A semiconductor substrate 2 is partially heated by a local heating source 1 such as a <u>laser</u> beam to <u>create a defect</u> in the heated region and the energy level <u>created by the defect</u> is introduced into the substrate crys tal. The silicon substrate is locally melted by the laser beam to create an oxy gen donor. The oxygen donor is one of the defects which form a donor potential in a band gap of silicon. A change of a specific resistivity is created by the defect. The specific resistivity is in inverse proportion to the donor concentration. As the concentration increases linearly in accordance with the increase of the laser power and the change of the oxygen donor concentration against the laser power is monotonous, it is easily controlled. controlled.

COPYRIGHT: (C) 1986, JPO& Japio